

DAFTAR PUSTAKA

- Aswir, I, 2004, *Implementasi Filter Wiener Pada Noise Canceling Berbasis FPGA*, Skripsi S-1, Teknik Elektro, Fakultas Teknologi Industri, Universitas Islam Indonesia, Jogjakarta.
- Horn, D.T, *Teknik Merancang Rangkaian Dengan IC*, Jakarta, PT Elektronika Media Komputindo, 1989.
- Lee, S.C, *Rangkaian Digital Dan Rangkaian Logika*, Jakarta, Penerbit Erlangga, 1994.
- Malvino, A.P, *Elektronika Komputer Digital*, Edisi Kedua, Jakarta, Penerbit Erlangga, 1996.
- Santosa, P.I, *Teknik Digital*, Jogjakarta, Penerbit Andi, 1996.
- Supramono, *Statistika*, Jogjakarta, Penerbit Andi, 1996.
- Stallings, W, *Komunikasi Data dan Komputer*, Jakarta, Salemba Teknika, 2001.
- Tokheim, R.L, *Elektronika Digital*, Edisi Kedua, Jakarta, Penerbit Erlangga, 1995.