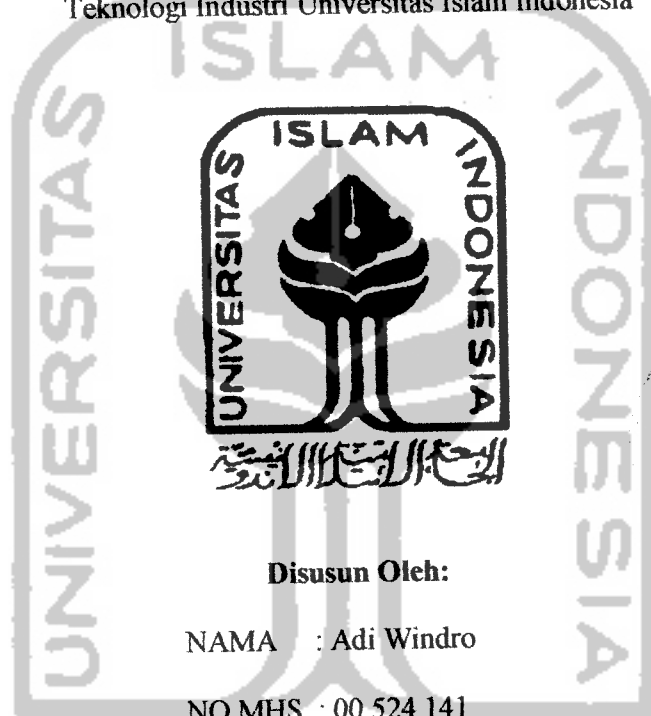


**UNIT PENJUMLAH, PENGURANG DAN PENGALI 8 BIT
BERBASIS FPGA**

Tugas Akhir

Diajukan Sebagai Salah Satu Syarat Untuk Menyelesaikan
Pendidikan Program Strata 1 Pada Jurusan Teknik Elektro Fakultas
Teknologi Industri Universitas Islam Indonesia



Disusun Oleh:

NAMA : Adi Windro

NO.MHS : 00 524 141

**JURUSAN TEKNIK ELEKTRO
FAKULTAS TEKNOLOGI INDUSTRI
UNIVERSITAS ISLAM INDONESIA
YOGYAKARTA**

2007