

DAFTAR PUSTAKA

- Atmojo, E.M., *Implementasi Pengali / Pembagi Bilangan Floating – Point pada FPGA Xilinx*, Skripsi S1, Teknik Elektro, Fakultas Teknik, Universitas Gajah Mada, Jogjakarta, 2002.
- Gabel, R.A., dan Roberts, R.A., *Sinyal dan Sistem Linier* Edisi ketiga, Bandung, Erlangga, 1996.
- Indriyanto, B., *Perancangan Tapis Digital FIR Pelewat Frekuensi Rendah Menggunakan FPGA Xilinx XC4013 dengan Struktur Sekuensial*, Skripsi S1, Fakultas Teknik, Universitas Gajah Mada, Jogjakarta, 2000
- Kurniawati, A., *Perancangan Filter Sinyal Audio Berbasis PC*, Skripsi S1, Teknik Elektro, Fakultas Teknologi Industri, Universitas Islam Indonesia, Jogjakarta, 2003.
- Mitra, S.K., *Digital Signal Processing A Computer Based Approach*, Singapore, Mc Graw-Hill, 1998.
- Montecarlo, D.P.M., *Simulasi Perbandingan Algoritma RLS dan LMS pada Penghapusan Derau Adaptif*, Skripsi S1, Fakultas Teknik, Universitas Gajah Mada, Jogjakarta, 2002.
- Proakis, J.G., dan Manokalis, D. G., *Pemrosesan sinyal Digital* Jilid 1, Jakarta, PT Prenhallindo, 1997.
- Susanto, F., *FFT 4 Titik dengan Algoritma Winograd Berbasis FPGA*, Skripsi S1, Teknik Elektro, Fakultas Teknik, Universitas Gajah Mada, Jogjakarta, 2000.
- Widrow, B., dan Stearns. S.D., *Adaptive Signal Processing*, Prentice- Hall, Inc., Englewood Cliffs, New Jersey.