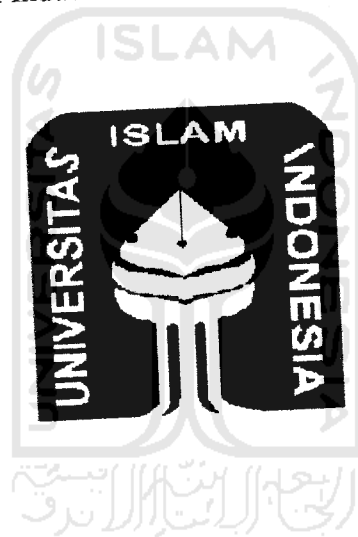


**PERANCANGAN VGA MONITOR SEDERHANA  
MENGUNAKAN FPGA XILINX SPARTAN II XC2S50**

**Tugas Akhir**

Diajukan Sebagai Salah Satu Syarat Untuk Menyelesaikan  
Pendidikan Program Strata 1 Pada Jurusan Teknik Elektro Fakultas  
Teknologi Industri Universitas Islam Indonesia



**Disusun Oleh:**

NAMA : ARDZIAN IBNU MUSTOFA

NO.MHS : 02 524 092

**JURUSAN TEKNIK ELEKTRO  
FAKULTAS TEKNOLOGI INDUSTRI  
UNIVERSITAS ISLAM INDONESIA  
JOGJAKARTA**

**2007**