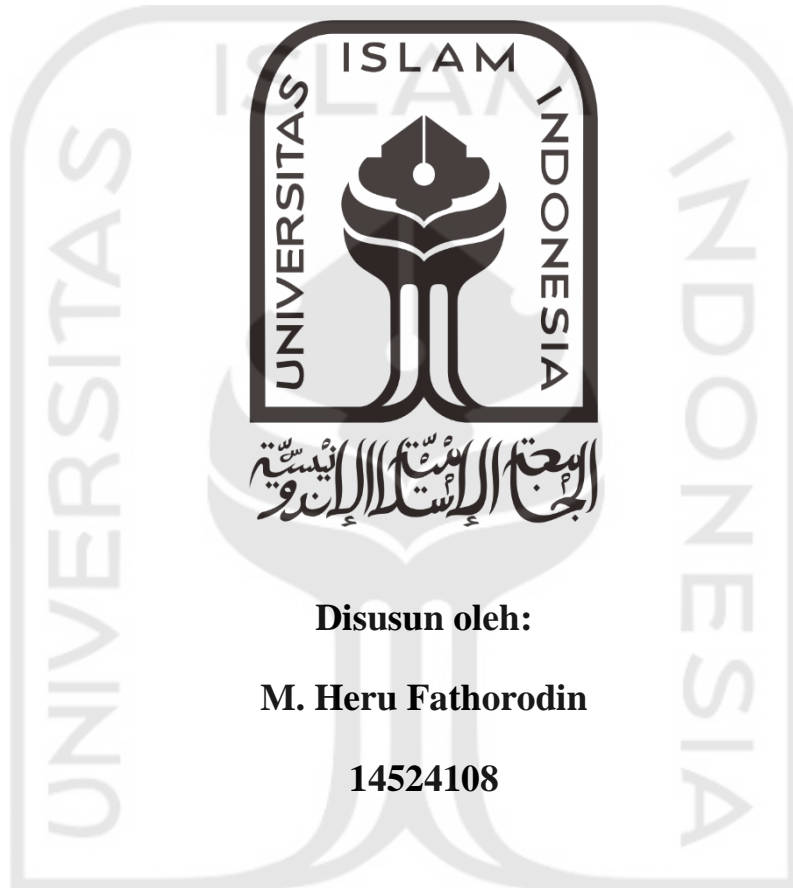


**ECONOMIC DISPATCH PADA SISTEM IEEE 24 BUS MENGGUNAKAN
METODE ALGORITMA GENETIKA**

SKRIPSI

untuk memenuhi salah satu persyaratan
mencapai derajat Sarjana S1



Disusun oleh:

M. Heru Fathorodin

14524108

Jurusan Teknik Elektro

Fakultas Teknologi Industri

Universitas Islam Indonesia

Yogyakarta

2019